



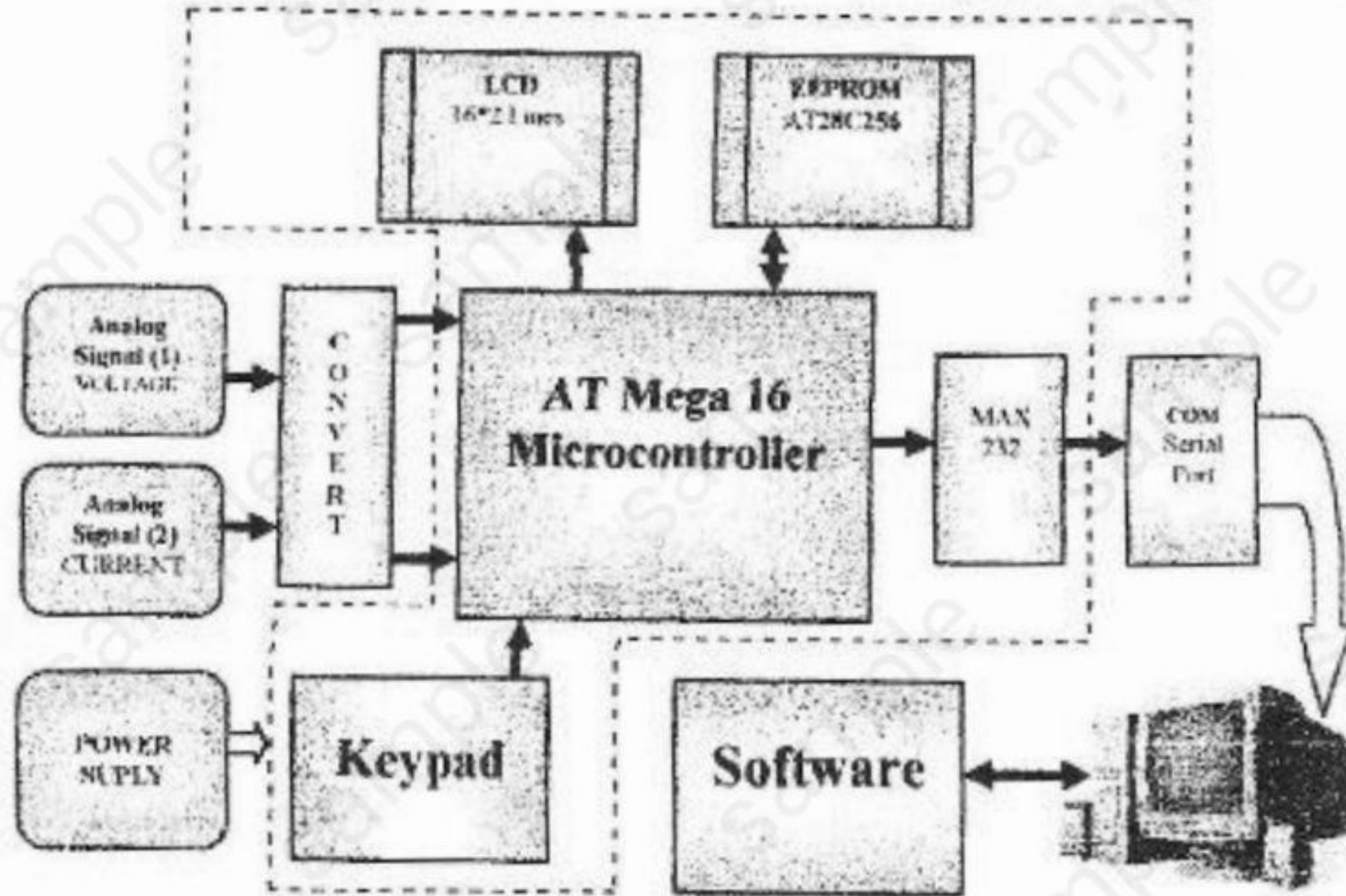
Research Journal Of Aleppo University

ENGINEERING SCIENCE SERIES

Vol. 54 - 2007



2-3- المخطط الصندوقي لنظام المراقبة المقترح:



الشكل (1): المخطط الصندوقي لمكونات نظام المراقبة

3-3- مكونات المتحكم المصغر AT Mega 16 حسب [6]:

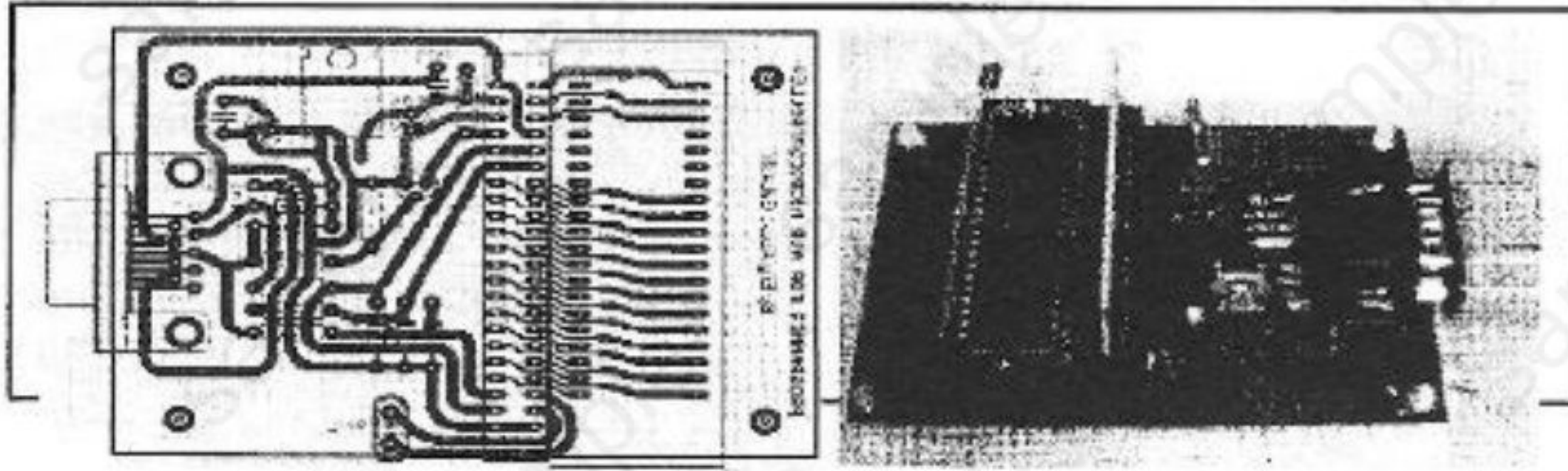
3-3-1- أقطاب المتحكم AT Mega 16:

| PDIP | |
|-----------------|----|
| (XCK/T0) PB0 | 1 |
| (T1) PB1 | 2 |
| (INT2/AIN0) PB2 | 3 |
| (OC0/AIN1) PB3 | 4 |
| (SS) PH4 | 5 |
| (MOSI) PB5 | 6 |
| (MISO) PB6 | 7 |
| (SCK) PB7 | 8 |
| RESET | 9 |
| VCC | 10 |
| GND | 11 |
| XTAL2 | 12 |
| XTAL1 | 13 |
| (RXD) PD0 | 14 |
| (TXD) PD1 | 15 |
| (INT0) PD2 | 16 |
| (INT1) PD3 | 17 |
| (OC1B) PD4 | 18 |
| (OC1A) PD5 | 19 |
| (ICP) PD6 | 20 |
| PA0 (ADC0) | 40 |
| PA1 (ADC1) | 39 |
| PA2 (ADC2) | 38 |
| PA3 (ADC3) | 37 |
| PA4 (ADC4) | 36 |
| PA5 (ADC5) | 35 |
| PA6 (ADC6) | 34 |
| PA7 (ADC7) | 33 |
| AREF | 32 |
| GND | 31 |
| AVCC | 30 |
| PC7 (TOSC2) | 29 |
| PC6 (TOSC1) | 28 |
| PC5 (TDI) | 27 |
| PC4 (TDO) | 26 |
| PC3 (TMS) | 25 |
| PC2 (TCK) | 24 |
| PC1 (SDA) | 23 |
| PC0 (SCL) | 22 |
| PD7 (OC2) | 21 |

الشكل (2): مخطط أقطاب المتحكم AT Mega 16

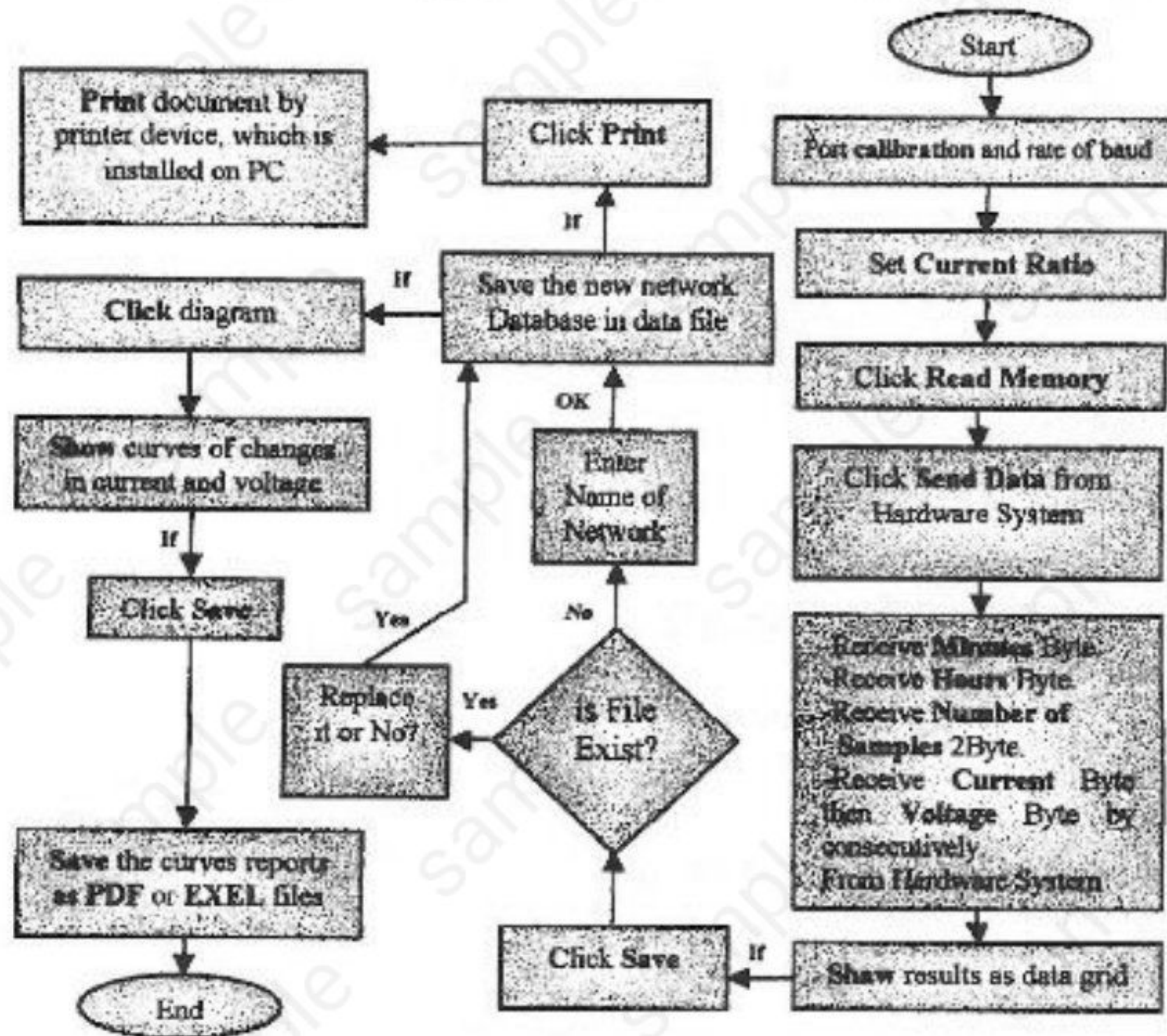
3-10- دارة المبرمجة التسلسلية لمتحكمات AVR المصغرة:

يظهر الشكل التالي (10) الدارة التنفيذية للمبرمجة التسلسلية لبعض المتحكمات المصغرة لعائلة ATML والتي تم من خلالها برمجة متحكم النظام المصمم.



الشكل (10): دارة المبرمجة التسلسلية لبعض معالجات ATML

3-11- المخطط المنهجي المبسط لخوارزمية البرنامج الحاسوبي:



الشكل (11): المخطط المنهجي للبرنامج الحاسوبي للنظام

3-12- النافذة الرئيسية لواجهة برنامج النظام:

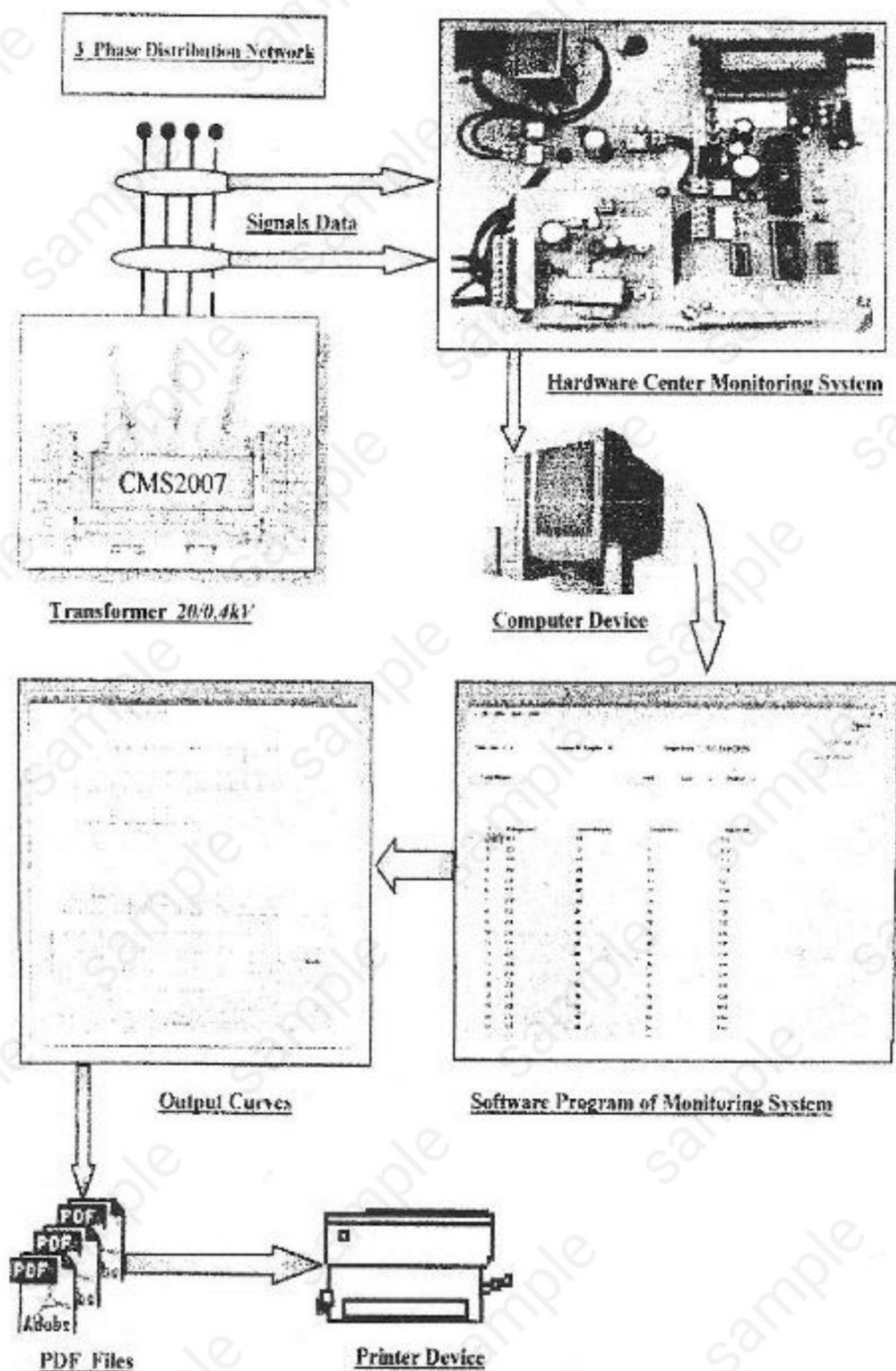
يبين الشكل التالي (12) الواجهة الرئيسية لبرنامج النظام والتي تم تصميم برنامجها في بيئة لغة البرمجة عالية المستوى (Visual Studio 2005) التابعة لشركة Microsoft، والتي تم تطوير أدواتها في الآونة الأخيرة لتصبح ذات قدرات عالية جداً ومرونة مرتفعة خاصة في التعامل مع منافذ الحاسوب [8].

| ID | Voltage(volt) | Current(Ampere) | Time(minutes) | Time(HH:MM) |
|----|---------------|-----------------|---------------|-------------|
| 1 | 218 | 48 | 1 | 0:10 |
| 2 | 219 | 47 | 4 | 0:13 |
| 3 | 219 | 47 | 7 | 0:16 |
| 4 | 218 | 49 | 10 | 0:19 |
| 5 | 218 | 49 | 13 | 0:21 |
| 6 | 219 | 48 | 16 | 0:24 |
| 7 | 219 | 48 | 19 | 0:27 |
| 8 | 218 | 47 | 21 | 0:30 |
| 9 | 219 | 48 | 24 | 0:33 |
| 10 | 219 | 47 | 27 | 0:36 |
| 11 | 218 | 47 | 30 | 0:39 |
| 12 | 217 | 48 | 33 | 0:42 |
| 13 | 219 | 47 | 36 | 0:45 |
| 14 | 219 | 48 | 39 | 0:48 |
| 15 | 219 | 47 | 42 | 0:51 |
| 16 | 219 | 47 | 45 | 0:54 |
| 17 | 218 | 47 | 48 | 0:57 |
| 18 | 216 | 40 | 51 | 1:00 |
| 19 | 216 | 40 | 54 | 1:03 |

الشكل (12): الواجهة الرئيسية لبرنامج النظام

3-13- المخطط الصندوقي لنقل البيانات:

يظهر المخطط التالي (الشكل (13)) كيفية نقل البيانات وتحويلها وتخزينها بين الشبكة الكهربائية ونظام المراقبة والحاسوب، وأخيراً وحدات الإخراج لرؤية بيانات الشبكة المدروسة وطباعته وحفظ ملفاتها.



الشكل (13): المخطط الصندوقي الموضح لتبادل البيانات

References

- [1]-CENELEC EN 50160 ., 2001- Voltage characteristics of electricity supplied by public distribution systems.
- [2]-KNIES W.; SCHIERACK K., 1991- Elektrische Anlagentechnik page 367.
- [3]-LESLIE M.Z., 1979- Applied instrumentation in the process industries control systems theory troubleshooting and design, Gulf publishing company, 360 pages.
- [4]-DUBOIS J.E., 1996- Modeling complex data for creating information, 412 pages.
- [5]-OGATA K., 2001- Modern control engineering Prentice-Hall of India, 997 pages.
- [6]-DATA BOOK., 1999- AVR Rise Microcontroller, ATMEL Corporation, 342 pages.
- [7]-CUTLER PH., 1972- IBM PC Assembly language and programming, Prentice-Hall Inc, 530 pages.
- [8]-HOLZNER S., 2002- Visual Basic.net black book, The Coriolis technology group, 744 pages.
- [9]-AUDI A.W., 2005- Serial port programming linking and networking, Ray publishing & science, 303 pages.



مجلة

بالتوث جامعة حلب

سلسلة العلوم الهندسية

العدد الرابع و الخمسون
لعام 2007

مجلة دورية محكمة تعنى
بالدراسات والبحوث العلمية